

ISPITNI ROKOVI (ANTE BOLOGNA)

Sve godine

šk.god. 2009/2009

	<i>Novembar</i>	<i>April</i>	<i>Avgust</i>	<i>Septembar</i>
	<i>SUB 01.11.2008.</i>	<i>SUB 11.04.2009.</i>	<i>PON 25.08.2008.</i>	<i>SRI 03.08.2009.</i>
15 – 18	1. Sistemi zaštite i upravljanja EES (AE, EE) 2. Vještačka inteligencija i ekspertni sistemi (RI) 3. Komutacioni sistemi (TK) 4. Matematika I			MA S 9 S 8 S 10
	<i>NED 02.11.2008.</i>	<i>NED 12.04.2009.</i>	<i>UTO 26.08.2008.</i>	<i>ČET 04.08.2009.</i>
15 – 18	1. Impulsna elektronika (AE,TK) 2. Računarska grafika (RI) 3. Programiranje i programski jezici (RI,TK) 4. Sistemi za podršku odlučivanju (RI) 5. EE postrojenja (EE)			S 9, S 10 S0 S7 S 8 S 5
	<i>PON 03.11.2008.</i>	<i>PON 13.04.2009.</i>	<i>SRI 27.08.2008.</i>	<i>PET 05.08.2009.</i>
15 – 18	1. Matematika 2 (RI) 2. Rač. komunikacije i mreže računara (RI) 3. Specijalna poglavlja računarskih sistema (RI) 4. Električne mašine I (EE) 5. Elektromotorni pogoni (EE) 6. Strukture i režimi rada EES (AE) 7. Digitalni TK sistemi 2 (TK) 8. Radiotehnika (TK)			S 8 S 9 S 10, S 9 0 –17 0 –17 S 7 S 5 S 0
	<i>UTO 04.11.2008.</i>	<i>UTO 14.04.2009.</i>	<i>ČET 28.08.2008.</i>	<i>SUB 06.09.2009.</i>
15 – 18	1. Osnove elektrotehnike 2. Teorija električnih kola (AE,EE,TK) 3. Planiranje EES (EE) 4. Mobilne radiokomunikacije (TK) 5. Računarske komun.i mreže računara (TK) 6. Računarski sistemi u realnom vremenu (AE) 7. Specijalna pogl.sistema u real.vremenu (RI)			S 7 S 5 EE 2 S 10 S 0 S 8, S 9 S 8, S 9
	<i>SRI 05.11.2008.</i>	<i>SRI 15.04.2009.</i>	<i>PET 29.08.2008.</i>	<i>NED 07.09.2009.</i>
15 – 18	1. Matematika II (AE,EE,TK) 2. Digitalni računari 1 (RI) 3. Digitalni računari T2 (TK) 4. Projektovanje digitalnih sistema 1 (AE) 5. EE izvori (EE) 6. Električni aparati 2 (EE)			S 10 S 9 S 8 S 8 EE 2 EE 1
	<i>ČET 06.11.2008.</i>	<i>ČET 16.04.2009.</i>	<i>SUB 30.08.2008.</i>	<i>PON 08.09.2009.</i>
15 – 18	1. Elektronika (RI) 2. Analiza signala i sistema (AE, TK) 3. Specijalna poglavlja softverskih sistema (RI) 4. Televizijska tehnika (TK) 5. Digitalni TK sistemi 1 (TK) 6. Eksploatacija i upravljanje EES (EE)			S 8 S 8 S 9 S 10 S 5 S 7

UNIVERZITET U SARAJEVU
ELEKTROTEHNIČKI FAKULTET SARAJEVO

	PET 07.11.2008.	PET 17.04.2009.	NED 31.08.2008.	UTO 09.09.2009.
15 – 18	1. Računarske arhitekture (RI) 2. Projektovanje informacionih sistema (RI) 3. Digitalna elektronika (AE, TK) 4. Teorija korekcionih kodova (TK) 5. Električni aparati I (EE) 6. Elektrotehnička tehnologija (EE) 7. Električne mašine II (EE)			S 9 S 8 S 10 S 7 S 5 S 5 0-17
	SUB 08.11.2008.	SUB 18.04.2009.	PON 01.08.2009.	SRI 10.09.2009.
15 – 18	1. Programska org.računara i op. sistemi (RI,TK) 2. Statistička teorija telekomunikacija (TK) 3. Antene i prostiranje talasa (TK) 4. Teorija automatskog upravljanja (AE) 5. Automatsko upravljanje (EE) 6. Informacioni sistemi (RI) 7. Spec.poglavlja informacionih sistema (RI) 8. Mikrotalasni i satelitski sistemi (TK)			S 7 S 10 S 5 S 7 S 7 S 8 S 9 MA

Napomena: Ispiti koji se ne nalaze na rasporedu, održaće se u dogovoru sa predmetnim nastavnikom u terminu ispitnog roka.

Prodekan za nastavu

Van.prof.dr sci Narcis Behlilović